

(19) 世界知的所有権機関  
国際事務局



(43) 国際公開日  
2005年6月9日 (09.06.2005)

PCT

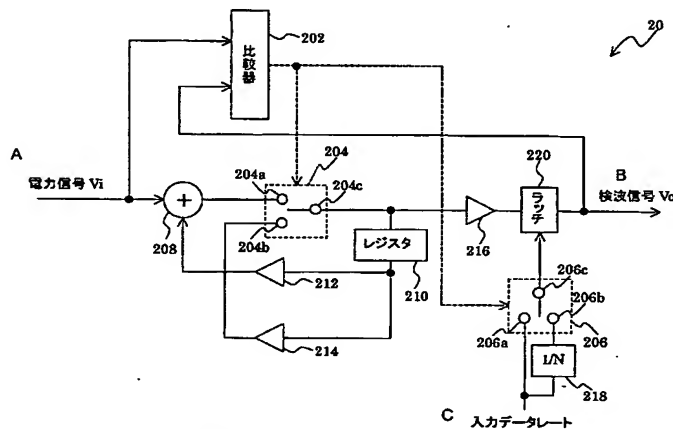
(10) 国際公開番号  
WO 2005/052606 A1

- (51) 国際特許分類: G01R 23/173, H03H 17/00
- (21) 国際出願番号: PCT/JP2004/017517
- (22) 国際出願日: 2004年11月18日 (18.11.2004)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:  
特願 2003-399189  
2003年11月28日 (28.11.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): 株式会社アドバンテスト (ADVANTEST CORPORATION)  
[JP/JP]; 〒1790071 東京都練馬区旭町一丁目3番2号 Tokyo (JP).
- (72) 発明者; および  
(75) 発明者/出願人 (米国についてのみ): 新井 通明 (ARAI, Michiaki) [JP/JP]; 〒1790071 東京都練馬区旭町一丁目3番2号 株式会社アドバンテスト内 Tokyo (JP).
- (74) 代理人: 細田 益稔 (HOSODA, Masutoshi); 〒1070052 東京都港区赤坂二丁目17番22号 赤坂ツインタワー本館11F Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

[続葉有]

(54) Title: DIGITAL QP DETECTING APPARATUS, SPECTRUM ANALYZER HAVING THE SAME, AND DIGITAL QP DETECTING METHOD

(54) 発明の名称: デジタルQP検波装置、該装置を備えたスペクトラムアナライザ、およびデジタルQP検波方法



A ELECTRIC POWER SIGNAL Vi  
202 COMPARATOR  
210 REGISTER  
220 LATCH  
B DETECTION SIGNAL Vo  
C INPUT DATA RATE

(57) Abstract: A QP detecting part is digitized. A digital QP detector (20) for detecting, as an input signal, an electric power signal (Vi) to output a detection signal (Vo), comprising a register (210) for recording input digital data; a first multiplier (212) for multiplying the digital data recorded in the register (210) by a first coefficient; a second multiplier (214) for multiplying the digital data recorded in the register (210) by a second coefficient; an adder (208) for adding up the electric power signal (Vi) and an output of the first multiplier (212); a comparator (202) for comparing the level of the electric power signal (Vi) with the level of the detection signal (Vo); and a first switch (204) for supplying, based on a comparison result of the comparator (202), the output of the adder (208) (Vi>Vo) or the output of the second multiplier (214) (Vi<Vo) as the digital data to the register (210); wherein the output of the first switch (204) is outputted as the detection signal (Vo) via a third multiplier (216) and a latch (220).

[続葉有]



(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書

(57) 要約: QP検波部をデジタル化する。入力信号である電力信号 $V_i$ を検波して検波信号 $V_o$ を出力するデジタルQP検波器20であって、入力されたデジタルデータを記録するレジスタ210と、レジスタ210に記録されたデジタルデータに第一係数を乗じて出力する第一乗算器212と、レジスタ210に記録されたデジタルデータに第二係数を乗じて出力する第二乗算器214と、電力信号 $V_i$ と第一乗算器212の出力とを加算する加算器208と、電力信号 $V_i$ のレベルと検波信号 $V_o$ のレベルとを比較する比較器202と、比較器202による比較結果に基づき、レジスタ210に与えるデジタルデータを加算器208の出力( $V_i > V_o$ )または第二乗算器214の出力( $V_i < V_o$ )とする第一スイッチ204とを備え、第一スイッチ204の出力が第三乗算器216およびラッチ220を介して、検波信号 $V_o$ として出力される。